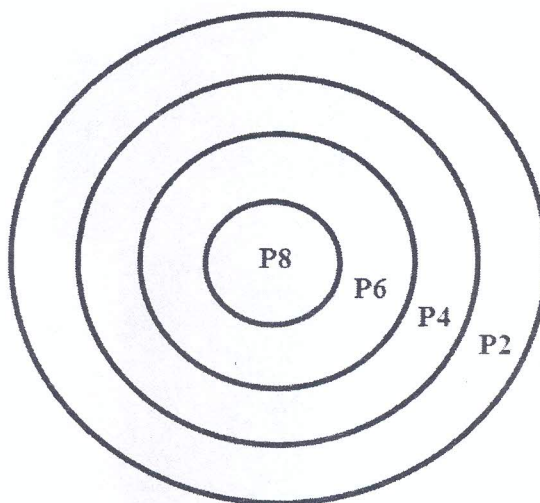


Université de Sfax ★★★★★ Institut Préparatoire aux Etudes d'Ingénieur de Sfax		A.U : 2024 – 2025 Semestre : 02 Sections : MP1-PC1
Devoir de Contrôle en Automatique		

Contrôle d'un système de tir à balle



Description du système de tir à balle :

Le système de tir à balle est constitué d'un plateau composé de quatre pistes circulaires, comme illustré dans la figure ci-dessus. Chaque piste est équipée d'un capteur logique de choc, noté P_i (où $i = 2, 4, 6, 8$). Ce capteur génère un niveau logique 1 lorsqu'une balle tirée heurte la surface de la piste correspondante.

Pour évaluer la précision du tir, une note ' i ' (correspondant au numéro de la piste touchée) est attribuée au tireur. Par exemple, si une balle frappe la piste **P4**, la note attribuée sera **4**. Cette note est ensuite codée en binaire naturel sur quatre bits (**A, B, C, D**).

Cas particulier : Intersection de deux pistes

Lorsqu'une balle frappe la zone d'intersection de deux pistes consécutives, les deux capteurs correspondants s'activent simultanément (niveau logique 1). Dans ce cas, la note attribuée sera la moyenne des deux pistes touchées. Par exemple, si une balle touche l'intersection des pistes **P4** et **P6**, la note attribuée sera **5** (moyenne de 4 et 6).

Cas où aucune piste n'est touchée :

Si aucune balle ne touche une piste, la note attribuée sera 0. Cela signifie que le tireur n'a pas réussi à toucher une cible valide.

Remarque importante :

Une seule balle peut être tirée à la fois, ce qui garantit qu'un seul impact (ou une intersection) est enregistré par le système à chaque tir.

Questions :

- 1) Étant donné les capteurs **P8, P6, P4, P2** comme entrées et les bits **A, B, C, D** (codage binaire naturel de la note) comme sorties. établir la table de vérité du système (Prendre **A** le bit de poids le plus fort et **D** le poids de bit le plus faible).
- 2) A partir de la table de vérité, donner les expressions de la 1^{ère} forme canonique des sorties **A, B** et **C**.
- 3) A partir de la table de vérité, donner l'expression de la 2^{ème} forme canonique de la sortie **D**.
- 4) Donner les expressions simplifiées des sorties **A, B, C, D** (1^{ère} forme canonique).
- 5) Etablir le logigramme du système en utilisant des portes NAND à 2 entrées.
- 6) Etablir le logigramme du système en utilisant des portes NI à 2 entrées.



2- Donner les expressions de la 1^{ère} forme canonique des sorties **A**, **B** et **C** (0.5 x 3 = 1.5 pts).

A =
.....

B =
.....

C =
.....

3- Donner l'expression de la 2^{ème} forme canonique de la sortie **D** (0.5 pts).

D =
.....

4- Donner les expressions simplifiées des sorties **A**, **B**, **C**, **D** (1^{ère} forme canonique) (1.5x4=6 pts).

A**A** =

B**B** =

C=

D=

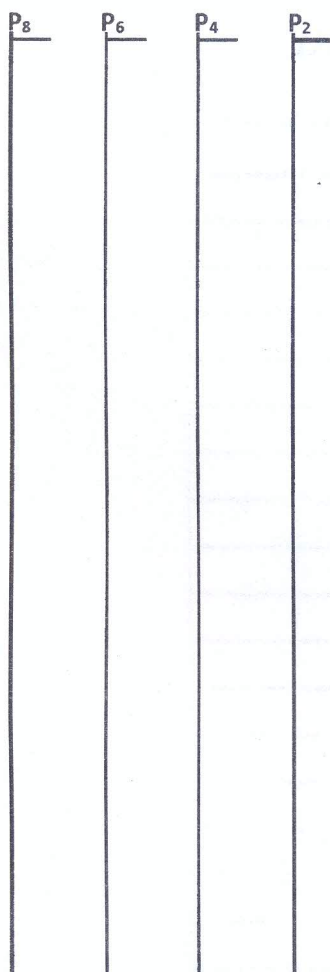
5- Etablir le logigramme du système en utilisant des portes **NAND** à 2 entrées (1 x 4 = 4 pts).

A =

B =

C =

D =



6- Etablir le logigramme du système en utilisant des portes **NI** à 2 entrées (**1 x 4 = 4 pts**).

A =

B =

C =

D =

